

# 本レポート作成に使用した特許検索条件

対象：US特許情報

S001 IPC : G06N10/?

S002 CPC : G06N10/?

S003 IPC : B82Y10/?+H10N60/12

S004 CPC :

B82Y10/?+H01L29/122!+H01L29/15!+H01L29/66439+H01L29/66469+H01L29/66977+H01L39/025+H01L39/045+H01L39/223!+H01L39/2493!+H10D30/014+H10D30/019!+H10D48/383!+H10D62/812!+H10D62/815!+H10N60/0912+H10N60/12+H10N60/805+H10N60/815

S005 全文 : [quantum\*comput?,processor?,circuit?]W1

S006 全文 : [quantum\*logic,annealing,Turing]W1S

S007 全文 : [quantum\*bit,bits,information,memor?,gate?]W0

S008 全文 : Qubit?

S009 文章系組合せ(英語) : [quantum\*comput?,processor?,circuit?]W1//[@発明の名称+要約+請求の範囲]

S010 文章系組合せ(英語) : [quantum\*logic,annealing,Turing]W1//[@発明の名称+要約+請求の範囲]

S011 文章系組合せ(英語) : [quantum\*bit,bits,information,memor?,gate?]W0//[@発明の名称+要約+請求の範囲]

S012 文章系組合せ(英語) : Qubit?//[@発明の名称+要約+請求の範囲]

S013 論理式 : S001+S002+(S003+S004)\*(S005+S006+S007+S008)+S009+S010+S011+S012